

```
#-----
# Auto-generated by LiteX (53a141fc) on 2022-08-12 21:53:42
#-----
```

```
csr_base MMIO_inst 0x00000000
csr_base ctrl      0x00000800
csr_base ethphy    0x00001000
csr_base identifier_r 0x00001800
csr_registeMMIO_inst 0x00000000      1 ro
csr_registeMMIO_inst 0x00000000      1 ro
csr_registeMMIO_inst 0x00000000      1 ro
csr_registeMMIO_inst 0x00000000      1 rw
csr_registeMMIO_inst 0x00000001      1 rw
csr_registeMMIO_inst 0x00000001      1 rw
csr_registeMMIO_inst 0x00000001      1 rw
csr_registeMMIO_inst 0x00000001      1 rw
csr_registeMMIO_inst 0x00000002      1 rw
csr_registeMMIO_inst 0x00000002      1 rw
csr_registeMMIO_inst 0x00000002      1 rw
csr_registeMMIO_inst 0x00000002      1 rw
csr_registeMMIO_inst 0x00000003      1 rw
csr_registeMMIO_inst 0x00000003      1 rw
csr_registeMMIO_inst 0x00000003      1 rw
csr_registeMMIO_inst 0x00000003      1 rw
csr_registeMMIO_inst 0x00000004      1 rw
csr_registeMMIO_inst 0x00000004      1 rw
csr_registeMMIO_inst 0x00000004      2 rw
csr_registeMMIO_inst 0x00000005      1 rw
csr_registeMMIO_inst 0x00000005      1 rw
csr_registeMMIO_inst 0x00000005      1 rw
csr_registeMMIO_inst 0x00000005      1 rw
csr_registeMMIO_inst 0x00000006      1 rw
csr_registeMMIO_inst 0x00000006      1 rw
csr_registeMMIO_inst 0x00000006      1 rw
csr_registeMMIO_inst 0x00000006      1 rw
csr_registeMMIO_inst 0x00000006      1 rw
csr_registeMMIO_inst 0x00000007      1 rw
csr_registeMMIO_inst 0x00000007      1 rw
csr_registeMMIO_inst 0x00000007      1 rw
csr_registeMMIO_inst 0x00000007      1 rw
csr_registeMMIO_inst 0x00000008      1 ro
csr_registeMMIO_inst 0x00000008      2 ro
csr_registeMMIO_inst 0x00000008      1 ro
csr_registeMMIO_inst 0x00000009      2 ro
csr_registeMMIO_inst 0x00000009      1 ro
csr_registeMMIO_inst 0x00000009      2 ro
csr_registeMMIO_inst 0x0000000a      1 ro
csr_registeMMIO_inst 0x0000000a      2 ro
csr_registeMMIO_inst 0x0000000b      1 ro
csr_registeMMIO_inst 0x0000000b      2 ro
csr_registeMMIO_inst 0x0000000b      1 ro
csr_registeMMIO_inst 0x0000000c      2 ro
csr_registeMMIO_inst 0x0000000c      1 ro
csr_registeMMIO_inst 0x0000000c      2 ro
```

csr_register	MMIO_inst	0x000000d	1	ro
csr_register	ctrl_reset	0x0000080	1	rw
csr_register	ctrl_scratch	0x0000080	1	rw
csr_register	ctrl_bus_err	0x0000080	1	ro
csr_register	ethphy_crg	0x0000100	1	rw
csr_register	ethphy_rx	0x0000100	1	ro
csr_register	ethphy_md	0x0000100	1	rw
csr_register	ethphy_md	0x0000100	1	ro
constant	config_cloc	50000000		
constant	config_cpu	None		
constant	config_cpu	None		
constant	config_cpu	unknown		
constant	config_csr	32		
constant	config_csr	32		
constant	config_bus	wishbone		
constant	config_bus	32		
constant	config_bus	32		
constant	config_bus	0		
memory_region	csr	0x0000000	65536	io